

南臺科技大學 107 學年度第 1 學期課程資訊

課程代碼	30D17202
課程中文名稱	數位邏輯實習
課程英文名稱	Digital Logic Practice
學分數	1.0
必選修	必修
開課班級	四技系統一甲
任課教師	陳昭綾
上課教室(時間)	週一第 3 節(J501) 週一第 4 節(J501)
課程時數	2
實習時數	2
授課語言 1	華語
授課語言 2	
輔導考照 1	
輔導考照 2	
課程概述	讓學生應用基本邏輯閘 IC、組合邏輯 IC(SSI/MSI)、正反器 IC 與計數器 IC 完成相關的基本與應用的邏輯電路、計數器/計時器的基本電路與計數器 IC 的應用電路等設計。
先修科目或預備能力	
課程學習目標與核心能力之對應	<p>※編號，中文課程學習目標，英文課程學習目標，對應系指標</p> <p>-----</p> <p>1.了解基本邏輯閘特性及組合邏輯電路原理，--，1 專業技能 2.能完成相關實習並分析電路之正確性，--，2 工程實務 3.能使用不同的邏輯電路達到相同之電路功能，--，4 整合創新 4.能撰寫實習報告清楚的說明實習的過程及結果，--，7 系統整合</p>
中文課程大綱	<ol style="list-style-type: none"> 1.基本邏輯閘電路實習 2.組合邏輯電路實習 3.正反器電路實習 4.計數器/計時器電路實習 5.計數器 IC 應用電路實習 6.實作測驗
英/日文課程大綱	<ol style="list-style-type: none"> 1.Basic Logic gate practice 2.Combinational circuit practice 3.Flip-Flop circuit practice 4.Counter/Timer circuit practice

	5.Counter IC circuit practice 6.Testing
課程進度表	1.操作軟體演練:2~4 週 2.組合邏輯電路設計與實作: 5~7 週 3.期中實作測驗:1 週 4.循序邏輯電路設計與實作:5~7 週 5.期末實作測驗:1 週
教學方式與評量方法	※課程學習目標，教學方式，評量方式 ----- 了解基本邏輯閘特性及組合邏輯電路原理，課堂講授實作演練，實作能完成相關實習並分析電路之正確性，課堂講授實作演練，實作實作能使用不同的邏輯電路達到相同之電路功能，實作演練課堂講授，實作實作實作 能撰寫實習報告清楚的說明實習的過程及結果，課堂講授，書面報告
指定用書	書名：自編講義 作者： 書局： 年份： ISBN： 版本：
參考書籍	無
教學軟體	MAX+plus II，Quartus II
課程規範	自備隨身碟儲存檔案及資料