

南台科技大學 103 學年度第 1 學期課程資訊

課程名稱	FPGA 設計概論
課程編碼	30N13101
系所代碼	03
開課班級	夜四技電子四甲
開課教師	林瑞源
學分	3.0
時數	3
上課節次地點	一 12 13 14 教室 J301
必選修	選修
課程概述	熟悉 MAX II 軟體、幫助學生完成各種晶片設計
課程目標	培養學生對進入以 Verilog 為主之的各種相關設計，讓學生熟悉 Verilog 語言全貌。
課程大綱	<ol style="list-style-type: none"> 1.數位邏輯設計與 Verilog 發展沿革 2. Verilog 設計風格及觀念 3. Verilog 設計結構 4 閘層描述 5.資料流描述設計 6.行為描述 7.函數與任務 8.自定邏輯電路及狀態機
英文大綱	<ol style="list-style-type: none"> 1.history of digital logic design and Verilog 2. style of design Verilog and concept 3. constructure of design Verilog 4.gate level description 5.dataflow modeling 6.behavior description 7.function and task 8.user-defined primitive circuit
教學方式	
評量方法	
指定用書	
參考書籍	
先修科目	邏輯電路
教學資源	
注意事項	

全程外語授課	0
授課語言 1	華語
授課語言 2	
輔導考照 1	
輔導考照 2	