南台科技大學 102 學年度第 1 學期課程資訊		
課程名稱	微處理機應用與實習	
課程編碼	G0D13901	
系所代碼	0G	
開課班級	四技資工二甲	
開課教師	林榮三	
學分	3.0	
時數	3	
上課節次地點	一 6 7 8 教室 C306	
必選修	必修	
課程概述	單晶片微控制器廣泛的應用在各種電子產品當中,已成為日常生活中不可或	
	缺的一部份,在眾多可攜帶型的電子產品中,如何更為省電以延長電池的使	
	用時間,已成為不可忽視的課題,德州儀器工業股份有限公司(Texas	
	Instruments,簡稱 TI)所生產的 MSP430 混合訊號處理微控制器,極低耗。	
課程目標	1. 使學生了解微處理機架構、組織(知識)	
	2. 能熟悉 16 bits RISC 單晶片之原理及應用(技能)	
	3. 能具備電腦從業人員之專業態度(態度)	
課程大綱	一、課程簡介 課程目的、進度、評分方式	
	二、MSP430 整合式發展環境	
	2.1MSP430 發展工具-Flash Emulation Tool 簡介	
	2.2MSP430 FET™ 安裝與設定	
	2.3Workbench™ 與 FET™細部操作說明	
	2.4IAR Embedded Workbench™線上求助文件	
	三、MSP430F44x 硬體結構	
	3.1 記憶體結構	
	3.2CPU 暫存器	
	3.3 頻率鎖相迴路時脈模組	
	3.4 中斷結構	
	四、定址模式與指令集說明	
	4.1 定址模式 4.2 指令執行的時間與指令長度	
	4.3 指令集簡介	
	4.4 指令集說明	
	五、MSP430F44x I/O 埠結構	
	5.1MSP430F44x I/O 埠簡介	
	5.2P1, P2 埠介紹	
	5.3P3, P4, P5, P6 埠介紹	

	六、計時器
	6.1 Watchdog Timer
	6.2 Basic Timer1
	6.3 計時器 A(Timer A)
	6.4 計時器 B(Timer B)
	七、類比數位轉換模組
	7.1 類比數位轉換模組介紹
	7.2 12 位元 ADC 動作原理說明
	7.3 ADC12 控制暫存器
	八、MSP430 串列傳輸介面
	8.1 非同步串列傳輸模式(UART)
	8.2 控制暫存器
	8.3UART 串列非同步傳輸控制
	8.4MSP430 SPI 模式
	九、比較器 A
	9.1 比較器 A 簡介
	9.2 比較器 A 概述
	9.3 比較器 A 控制暫存器
	9.4 比較器 A 的運用
	程式演練
	10.1 步進馬達控制
	10.2 文字型 LCD 控制
	10.3 鍵盤按鍵控制
英文大綱	- \ Introduction 1.1 Microprocessors -Flash Emulation Tools
	1.2 Features and Capabilities
	二、Architectural Overview2.1Program Memory
	2.2CPU registers
	2.3Digitally-Controlled Oscillator and Frequency-Locked Loop
	2.4 Interrupt Structure
	3.1 Addressing Modes
	3.2 Instruction Map
	3.3Clock Cycles, Length of instruction
	四 Microprocessors I/O ports introduction
	4.1 P1, P2 introduction
	4.2 P3, P4, P5, P6 introduction
	五、Timer
	5.1 Watchdog Timer

5.2 Basic Timer1

	5.3 A(Timer A)
	5.4 B(Timer B)
	六、Analog-to-Digital Converter
	6.1ADC Description and Operation
	6.2 Sampling
	6.3 ADC12 Control Registers
	七、Peripheral Interface
	7.1UART Peripheral Interface, UART Mode
	7.2Control and Status Registers
	7.3Asynchronous Operation
	八、Comparator _A
	8.1 Comparator _A Description
	8.2 Comparator _A Control Registers
教學方式	
評量方法	
指定用書	省電型 16 位元單晶片 MSP430 入門實務
參考書籍	1.MSP430X4XX Family user's Guide January 2003 2.The Intel
	Microprocessors Architecture, Programming, and Interfacing BREY Prentice Hall
	2003 3.微算機原理與應用—80X86/Pentium 系列軟體、硬體、界面、系統,林
	銘波著,全華出版社
先修科目	
教學資源	
注意事項	本課程在電腦教室上課
全程外語授課	0
授課語言1	華語
授課語言 2	
輔導考照1	
輔導考照 2	