

南台科技大學 98 學年度第 2 期課程資訊

課程名稱	數位邏輯設計
課程編碼	30D17102
系所代碼	03
開課班級	四技晶片一甲
開課教師	陳世芳
學分	2.0
時數	3
上課節次地點	二 2 3 4 教室 I103
必選修	必修
課程概述	課程內容包含：數字系統的轉換與各種數位碼表示法、邏輯閘特性、邏輯電路的化簡技術、組合邏輯電路及應用、正反器特性與序向邏輯計數器電路之設計。
課程目標	<ol style="list-style-type: none"> 1.了解並學會數字系統各進制的轉換。 2.了解邏輯閘與布林函數的特性。 3.學會應用化簡技術設計組合邏輯電路。 4.學會組合邏輯相關的應用邏輯電設 5.了解正反器的特性。 6.使用正反器設計循序計數器電路
課程大綱	<ol style="list-style-type: none"> 1.數字系統 2.基本邏輯閘與布林代數 3.邏輯電路的化簡技術 4.組合邏輯應用電路 5.正反器特性 6.同步計數器電路設計 7.非同步計數器電路設計
英文大綱	<ol style="list-style-type: none"> 1.Number System 2.Logic gates and Boolean Algebra 3.Gate-Level Minimization 4.Combinational Logic 5.Flip-Flop 6.Synchronous Counter Design 7.Asynchronous Counter Design
教學方式	課堂教授,專題演講,
評量方法	自行設計測驗,課程參與度(出席率),

指定用書	數位系統設計
參考書籍	數位邏輯設計(3rd) 顏培仁等譯 (滄海圖書)[原文:Digital Design M.M.Mano]
先修科目	
教學資源	講義請上 http://bb.stut.edu.tw/ 下載
注意事項	<p>1.評量方式:期中考:50%,期末考:50%,平時加分參考項目:出席(點名 3 次未到-不管任何原因、開學第一週未到-含隨班加選,均不予加分)與多元學習報告 2 份(演講-參考報告格式)</p> <p>2..因應學校成績輸入系統規定與評分方式的差異，成績輸入時各項成績(期中、期末、平時)可視實際需要調整，但學期成績則依評分方式計算之。</p> <p>3.重要訊息會以 e-mail 通知，請同學接收學校帳號的 e-mail。</p> <p>4.請修課同學不要非法影印教科書，以避免觸犯智慧財產權相關法令。</p> <p>5.因智慧財產權問題,教學講義僅限修課學生下載使用,非修課同學請勿下載使用。</p> <p>6.表中教學進度為暫定,依實際所需時間調整。</p> <p>7.若期末考扣考(缺課達 1/3)及考試作弊,則學期成績以不及格處理。</p> <p>8.相關未儘事宜得隨時補充之。</p>
全程外語授課	0
授課語言 1	華語
授課語言 2	
輔導考照 1	乙級數位電子(勞委會)
輔導考照 2	丙級數位邏輯設計能力認證(TEMI 協會)